THIS PAGE IS INSERTED BY OIPE SCANNING

IMAGES WITHIN THIS DOCUMENT ARE BEST AVAILABLE COPY AND CONTAIN DEFECTIVE IMAGES SCANNED FROM ORIGINALS SUBMITTED BY THE APPLICANT.

DEFECTIVE IMAGES COULD INCLUDE BUT ARE NOT LIMITED TO:

BLACK BORDERS

TEXT CUT OFF AT TOP, BOTTOM OR SIDES

FADED TEXT

ILLEGIBLE TEXT /

SKEWED/SLANTED IMAGES

COLORED PHOTOS

BLACK OR VERY BLACK AND WHITE DARK PHOTOS

GRAY SCALE DOCUMENTS

IMAGES ARE BEST AVAILABLE COPY. RESCANNING DOCUMENTS WILL NOT CORRECT IMAGES. jp04287022/pn

ANSWER 1 OF 1 JAPIO COPYRIGHT 2003 JPO

ACCESSION NUMBER: 1992-287022

JAPIO

TITLE:

LIQUID CRYSTAL DISPLAY DEVICE

INVENTOR:

MATSUMOTO SHINZO; TSUJITA YOSHIYUKI; SATO YUKIHIRO

PATENT ASSIGNEE(S):

HITACHI LTD

PATENT INFORMATION:

PATENT NO KIND DATE

ERA MAIN IPC

JP 04287022 A 19921012 Heisei G02F001-1343

APPLICATION INFORMATION

STN FORMAT: JP 1991-51642

19910315

ORIGINAL: JP03051642 Heisei PRIORITY APPLN. INFO.: JP 1991-51642 19910315

SOURCE:

PATENT ABSTRACTS OF JAPAN (CD-ROM), Unexamined

Applications, Vol. 1992

INT. PATENT CLASSIF.:

MAIN:

G02F001-1343

ABSTRACT:

PURPOSE: To improve the reliability of connection parts between terminals of signal lines and terminals on the side of a driving circuit by making the pitch of at least one terminal larger than that of others in the liquid crystal device where the terminals are to the signal lines through slanting electric conductors.

CONSTITUTION: The terminals 2 are connected to the signal lines through the slanting electric conductors 6 and at least one of the terminals 2 is made larger in pitch than others. Namely, the pitch of three terminals in a block A consisting of 10 terminals 2 is set to a=180μm, the pitch of the remaining terminals is set to b=180.5μm, and the pitch between terminals at the end part of the block A is set to a=180μ m. When there are 160 terminals of TAB, 16 blocks A are provided and the slanting

electric conductors 6 are unchanged. Thus, this liquid crystal device is so constituted that the distance between terminals at both ends at the time of thermocompression bonding is nearly equal to the distance between terminals 2 connected to the end part terminals.

COPYRIGHT: (C) 1992, JPO&Japio

(19) 日本国特許庁 (JP)

(12) 公開特許公報(A) (11)特許出願公開降号

特開平4-287022

(43)公開日 平成4年(1992)10月12日

(51) Int.CL.⁵ G02F 1/1343 磁別記号 广内整理番号 9018-2K

技術表示箇所

審査請求 未請求 請求項の数1(全 4 頁)

(21) 出颐番号

(22) 出願日

特爾平3-51642

平成3年(1991)3月15日

(71)出願人 000005108

株式会社日立製作所。

東京都千代田区神田駿河台四丁目6番地

(72) 発明者 松本 信三

千葉県茂原市早野3300番地 株式会社日立

製作所茂原工場内

(72) 発明者 辻田 嘉之

千葉県茂原市早野3300番地 株式会社日立

製作所茂原工場内

(72) 発明者 佐藤 幸宏

千乘俱茂原市中野3300番地 株式会社日江

製作所茂原工場内

(74)代理人 介理士 中村 純之助 (外1名)

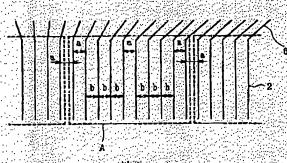
(54) [発明の名称] 液晶表示装置

(57) 【要約】

【目的】信号線の端子と駆動回路側の端子との接続部の 信頼性を良好にする。

【構成】信号線に斜め配線6を介して端了2を接続し 端子2の少なくとも1つのヒッチを他のビッチよりも大 きくする。

図 1



2: 場子

6:斜め配線

 $(2\cdot)$

特開平4-287022

【特許請求の範囲】

【前求項1】 信号線に斜め配線を介して端子が接続された た液晶表示装置において、上記端子の少なくとも1つの ピッチを他のピッチよりも大きくしたことを特徴とする 被品表示装置。

【発明の詳細な説明】

[0001]

【産業上の利用分野】この発明は液晶表示装置に関する ものである。

[0002]

【従来の技術】図2は釋膜トランジスタを使用したアク ティブ・マトリクス方式の液晶表示装置の表示マトリク ス部の等価回路とその周辺回路の結線図である。同図は 回路図ではあるが、実際の幾何学的配置に対応して描か れている。図において、ARは囤素を二次元状に配列し たマトリクス・アレイである。Xは映像信号線であり、 添字G、BおよびRがそれぞれ緑、青および赤画素に対 応して付加されている。Yは走査信号線であり、添字 1, 2, 3, ..., endは走蛮タイミングの順序に従って 付加されている。映像信号線X(添字省略)は交互に上 側(または奇数)映像信号駆動回路He、下側(または 偶数)映像信号駅動回路Hoに接続されている。走査信 号線Yは無直走査回路Vに接続されている。SUPは1 つの電圧波から複数の分圧した安定化された電圧源を得 るための電源回路やホスト (上位演算処理装置) からの CRT(陰極線管)用の情報をTFT液晶表示装置用の 倍報に交換する回路を含む回路である。

[0003] 図3は液晶表示装置の一部を示す斜視図である。図において、1はマトリクス・アレイARが形成された液晶表示セル、2は液晶表示セル1に設けられた映像信号線X、走査信号線Yの端子、3は液晶表示セル1の周囲に設けられたプリント基板、4はプリント基板 3に接続されたTAB (Tape Automated Bonding)で、TAB4には映像信号駆動回路Hc、Ho、垂直走斉回路Vの半導体チップが搭載されている。5はTAB4に設けられた端子で、端子5は異方性導電膜により端子2に接続されている。ここで、異方性導電膜は接着剤中にニッケル等の導電粒子を含んだもので、異方性導電膜により端子5と端子5と端子6により、率電粒子により端子5と端子2とを接続する。

【0004】図4は液晶表示七小の端子部を示す機路図である。図において、6は端子2と映像信号線Xとを接続する斜め配線である。

【0005】そして、従来の被品表示装置においては、 端子5のピッチを端子2のピッチと等しくしている。

【0006】なお、薄膜トランジスタを使用したアクティブ・マトリクス方式の液晶表示装置は、たとえば「冗長構成を採用した12.5型アクティブ・マトリクス方

式カラー液晶ディスプレイ」、日経エレクトロニクス、 買193~210、1986年12月15日、日経マグ ロウヒル社発行、で知られている。

[0007]

【発明が解決しようとする課題】しかし、このような液晶表示装置においては、端子5と端子2とを接続するための熱圧着を行なったときに、TAB4が膨張し、TAB4の端部において端子5と端子2とを接続部の信頼性が低下する。たとえば、熱圧着時の熱膨張量を0...1~0.2%、端子5のピッチを180μm、端子5の数を160本とすると、熱圧着時の阿端の端子5間の距離伸長量は28.8~57.6μmとなるが、端子5の幅を90μmとすると、上記伸長量は端子5の幅の30%以上になるから、接続面積が減少する。

[0008] この発明は上述の課題を解決するためになされたもので、信号線の端子と駆動回路側の端子との接続部の信頼性が良好である被品表示装置を提供することを目的とする。

[0.0.0.8]

20 【課題を解決するための手段】この目的を達成するため、この発明においては、信号級に斜め配線を介して端子が接続された液晶表示装置において、上記端子の少なくとも1つのピッチを他のピッチよりも大きくする。 【0010】

【作用】この被品表示装置においては、熱圧者時の駆動 回路側の両端の端子間の距離とその端部端子に接続され る信号線の端子間の距離とをほぼ同様にすることができ るから、信号線の端子と駆動回路側の端子との接続部の 信頼性が良好である。

0 [0 0 1 1]

【実施例】図1はこの発明に係る薄膜トランジスタを使用したアクティブ・マトリクス方式の被品表示装置の信号線の端子部を示す概略図である。この液晶表示装置においては、10本の端子2からなるブロックAの3個のピッチをa=180μmにし、残りの6個のピッチをb=180、5μmとしている。また、ブロックAの端部の端子6間のピッチはa=180μmである。そして、TAB4の端子6の数が160本の場合には、ブロックAを16個設ける。さらに、斜め配線6は変更していない。

[0012] この液晶表示装置においては、熱圧着時の 両端の端子5 間の距離とその端部端子5 に接続される端子2 間の距離とをはば同様にすることができるから、端子2と端子5 との接続部の信頼性が良好である。すなわち、両端の端子5 に接続されるべき端子2 間の距離は全てのピッチが a=180 μmのときよりも30 μm長くなるから、たとえば上述の如く熱圧着時の両端の端子5 間の距離伸長量が28.8~57.6 μmとなったとしても、端子2と端子5 との接続部の信頼性が良好である。また、端子2のピッチをa=180 μm、b=18

50

特開平4一

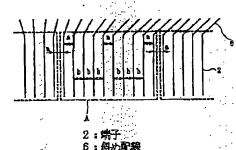
0.5μmとしているから、計算機援用設計(CAD)。の最小グリッドが0.5μmであったとしても、計算機 援用設計により端子2部の設計を行なうことができ、しかも計算機援用設計による端子2部の設計が容易である。さらに、端子2部をプロックに分けてピッチを定めているから、計算機援用設計による端子2部の設計が容易である。また、斜め配線6は変更しないから、計算機 援用設計による設計変更が容易である。

【0013】なお、上述実施例においては、薄膜トランジスタを使用したアクティブ・マトリクス方式の液晶表 10 示装置の場合について説明したが、単純マトリックス方式の液晶表示装置にもこの発明を適用することができる。また、上述実施例においては、駆動回路側の端子がTAB4に形成された端子5である場合について説明したが、駆動回路側の端子がフレキシブルブリント基板等に形成された端子である場合にもこの発明を適用することができる。

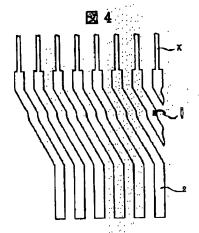
[0014]

[図1]

図 1



[図4].



【発明の効果】以上説明したように、この発明に係る液晶表示装置においては、熱圧着時の駆動回路側の阿端の端子間の距離とその端部端子に接続される信号線の端子間の距離とをほぼ同様にすることができるから、信号線の端子と駆動回路側の端子との接続部の信頼性が良好である。このように、この発明の効果は顕著である。

【図面の簡単な説明】

【図1】この発明に係る液晶表示装置の信号線の端子部を示す概略図である。

[図2] 薄膜トランジスタを使用したアクティブ・マトリクス方式の液晶表示装置の表示マトリクス部の等価回路とその周辺同路の結解図である。

【図3】被品表示装置の一部を示す斜視図である。

【図4】 液晶表示セルの端子部を示す図である。

【符号の説明】

2 - 端子

6…斜め配線

【図3】

